

## PRODUCT CHANGE NOTICE

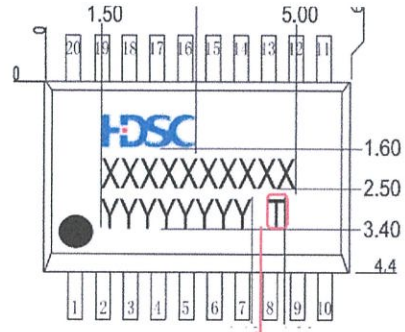
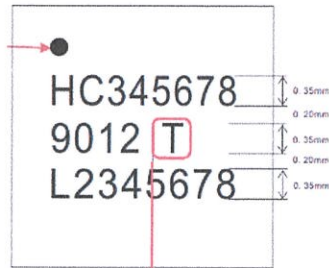
PCN 编号	PCN20200304-1 _HC32L110HC32F003HC32 F005 提高烧录速度	发行人: 魏鹏	发行日期: 2020/3/4
客户名称	NA	联系人: NA	

	商业名称	规格型号	备注
受影响产品	HC32L110C6UA-SFN20TR	2L110C60-0053C0SN1R	
	HC32L110C6UA-SFN20TRA	2L110C60-0053C0SN2R	
	HC32L110C6PA-TSSOP20	2L110C60-0053C0TS1B	
	HC32L110B6PA-TSSOP16	2L110B60-0053C0TS1B	
	HC32L110C4UA-SFN20TR	2L110C40-0053C0SN1R	
	HC32L110C4PA-TSSOP20	2L110C40-0053C0TS1B	
	HC32L110B4PA-TSSOP16	2L110B40-0053C0TS1B	
	HC32L110B4PA-TSSOP16TR	2L110B40-0053C0TS1R	
	HC32F005C6UA-SFN20TR	2F005C60-0053C0SN1R	
	HC32F005C6UA-ZFN20TR	2F005C60-0053C0ZSN1R	
	HC32F005C6UA-SFN20TRA	2F005C60-0053C0SN2R	
	HC32F005C6PA-TSSOP20	2F005C60-0053C0TS1B	
	HC32F005C6PA-TSSOP20X	2F005C6B-0053C0TS1B	
	HC32F005C6PA-TSSOP20TR	2F005C60-0053C0TS1R	
	HC32F003C4UA-SFN20TR	2F003C40-0053C0SN2R	
	HC32F003C4PA-TSSOP20	2F003C40-0053C0TS1B	
	HC32F003C4PA-TSSOP20TR	2F003C40-0053C0TS2R	
	HC32F003C4UA-SFN20TR	2F003C40-0053C0SN1R	
	HC32F003C4PA-TSSOP20TR	2F003C40-0053C0TS1R	
	变更原因描述	1) 提高 UART 烧写速度; 2) 节约 IO 口。	
变更方法描述	1) 在保留原有 ISP 烧写接口的同时新增加 ISP 烧写接口 (P27/P31), 此组烧写口与 SWD 接口为复用接口, 客户可以在硬件设计时只保留 SWD 的接口做烧录功能。参见《Cortex-M 离线编程器用户手册 Rev2.6》p8 UART 模式引脚说明; 2) 编程器新版固件 V2.6, 在 ISP 模式下兼容原 ISP 握手方式并可提升烧录速度; 3) 编程器固件使用 V2.6 以下老版本, 仅支持原 ISP 接口, 烧录速度未提升;		

4) 编程器固件使用 V2.6 版本, 兼容原有及新增 ISP 接口, 烧录速度提升。

注意:

- 1) 只有上述“受影响产品”列表中的规格型号进行了本次变更
- 2) 变更后的料号在芯片丝印上以字符 T 进行区分有如下标记的进行区分 (注意红框标出的 T 字符, 和正常丝印字符间有一个空格以备区分)



3) 2020 年开始执行的华大新版丝印, 字符 T 在 Revision Code 上体现。(详见 PCN20191210-001 封装印章丝印格式更改)

变更生效日期或产品 Date Code 说明: NA

华大半导体 MCU 事业部工程经理签署: 孙小科  
日期: 2020.3.4



客户 \_\_\_\_\_ 部确认意见:

签署:

日期: